

### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 06275568 A

(43) Date of publication of application: 30 . 09 . 94

(51) Int. CI

H01L 21/302

(21) Application number: 05060755

(22) Date of filing: 19 . 03 . 93

(71) Applicant:

**SONY CORP** 

(72) Inventor:

KADOMURA SHINGO

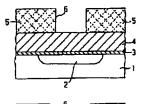
### (54) DRY ETCHING METHOD

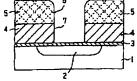
#### (57) Abstract:

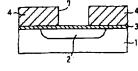
PURPOSE: To etch an SiO<sub>2</sub> layer by maintaining a high selection ratio against an Si<sub>3</sub>N<sub>4</sub> layer.

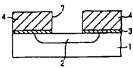
CONSTITUTION: In a dry etching device which can generate high-density plasma having an ion density of  $\approx 10^{11} ions/cm^3$ , the fluorocarbon (FC) gas expressed by a general formula,  $C_xF_y$  (where,  $y \le x+2$ ), is used. Since the gas is highly dissociated in such high-density plasma as ECR plasma, etc., CF+ can be efficiently generated from a C<sub>6</sub>F<sub>6</sub> gas which only yields the deposition of a carbon polymer in the conventional RF plasma, etc., and an Si2 interlayer insulating film 4 can be etched at a high speed. Since the FC gas has a high C/F ratio, F\* is not generated excessively and high selectivity can be obtained against a Si<sub>3</sub>N<sub>4</sub> base film 3. When the  $SiO_2$  layer is etched by using the  $Si_3N_4$  layer as a mask, on the contrary, high mask selectivity is obtained.

COPYRIGHT: (C)1994, JPO& Japio









(19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-275568

(43)公開日 平成6年(1994)9月30日

(51)Int.Cl.\*

識別記号

庁内整理番号

FΙ

技術表示窗所

H 0 1 L 21/302

F 9277-4M

審査請求 未請求 請求項の数3 OL (全 7 頁)

(21)出願番号

特願平5-60755

(22)出顧日

平成5年(1993)3月19日

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 門村 新吾

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

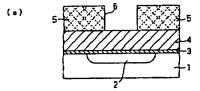
(74)代理人 弁理士 小池 晃 (外2名)

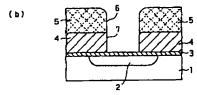
# (54)【発明の名称】 ドライエッチング方法

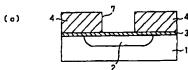
# (57)【要約】

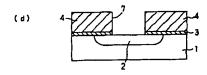
【目的】 Si, N. 層に対して高選択比を維持しなが SSiO, 層をエッチングする。

【構成】 イオン密度が10<sup>11</sup>イオン/cm<sup>1</sup>以上の高密度ブラズマを生成できるドライエッチング装置内で、一般式C、F、(ただし、y≦x+2)で表されるフルオロカーボン(FC)・ガスを用いる。ECRブラズマ等の高密度ブラズマ中ではガスの解離が高度に進行するので、従来のRFプラズマ等では炭素系ポリマーの堆積しか起こらなかったC。F。ガスからも効率良くCF<sup>1</sup>が生成し、SiO、層間絶縁膜4を高速エッチングすることができる。一方、上記FCガスのC/F比が大きいので過剰なF<sup>2</sup>が生成せず、Si,N。下地膜3に対しては高選択性が得られる。逆にSi,N。層をマスクとしてSiO、層をエッチングした場合には、高いマスク選択性が得られる。









### 【特許請求の範囲】

【請求項 1 】 イオン密度が 10<sup>11</sup>イオン/ c m<sup>1</sup> 以上 のプラズマを生成可能なエッチング装置内で、一般式C 、F、(ただし、x、yは自然数であり、y≤x+2の 関係を満たす。)で表されるフルオロカーボン系化合物 を主体とするエッチング・ガスのプラズマを生成させ、 窒化シリコン系材料層の上に形成された酸化シリコン系 材料層を選択的にエッチングすることを特徴とするドラ イエッチング方法

【 請求項2 】 イオン密度が10<sup>11</sup>イオン/cm<sup>1</sup>以上 10 のプラズマを生成可能なエッチング装置内で、一般式C x F、(ただし、x、yは自然数であり、y≦x+2の 関係を満たす。) で表されるフルオロカーボン系化合物 をフルオロカーボン系化合物を主体とするエッチング・ ガスのプラスマを生成させ、所定の形状にパターニング された窒化シリコン系材料層をマスクとして酸化シリコ ン系材料層のエッチングを行うことを特徴とするドライ エッチング方法。

【請求項3】 前記フルオロカーボン系化合物がヘキサ フルオロベンゼンであることを特徴とする請求項1また 20 は請求項2に記載のドライエッチング方法。

#### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は半導体装置の製造分野等 において適用されるドライエッチング方法に関し、特に 窒化シリコン系材料層と酸化シリコン系材料層との間で 選択比を大きく確保しながらエッチングを行う方法に関 する。

#### [0002]

【従来の技術】シリコン・デバイスにおける層間絶縁膜 30 の構成材料としては、一般にシリコン化合物層、中でも 酸化シリコン(SiO,;典型的にはx=2)膜が広く 用いられている。SiO、層間絶縁膜のドライエッチン グは、時期的にほぼ64KDRAMの製造あたりから量 産ラインでも適用されるようになった成熟した技術であ

【0003】上記ドライエッチングは、従来よりCHF ,、CF。/H、混合系、CF。/O、混合系、C、F 人CHF、混合系等、フルオロカーボン系化合物を組 成の主体とするエッチング・ガスが用いられてきた。と 40 れは、(a)フルオロカーボン系化合物に含まれるC原 子がSiO、層の表面で原子間結合エネルギーの大きい C-O結合を生成し、Si-O結合を切断したり弱めた りする働きがある、(b)SiO、層の主エッチング種 であるCF。^(典型的にはx=3)を生成できる、さ らに(c)エッチング反応系のC/F比(C原子数とF 原子数の比)を制御することにより炭素系ポリマーの堆 積量を最適化し、レジスト・マスクや下地材料層に対し て高選択性が達成できる、等の理由にもとづいている。 【0004】なお、ここで言う下地材料層とは、主とし 50 ングは本質的に困難である。

てシリコン基板、ポリシリコン層、ポリサイド膜等のシ リコン系材料層を指す。

【0005】一方、窒化シリコン(Si, N、;特にx =3、y=4)もシリコン・デバイスに適用される絶縁 膜材料である。Si, N, 層のドライエッチングにも、 基本的にはSiO。層のエッチングと同様のガス組成が 適用される。ただし、SiO、層がイオン・アシスト反 応を主体とする機構によりエッチングされるのに対し、 Si、N、層はF。を主エッチング種とするラジカル反 応機構にもとづいてエッチングされ、エッチング速度も SiO、層よりも速い。とれは、原子間結合エネルギー の大小関係がSi-F(553kcal/mole)> Si-O結合(465kJ/mol)>Si-N結合 (440kcal/mole) であることからも、ある 程度予測できる。

【0006】なお、原子間結合エネルギーの値には算出 方法により若干の差が出るが、ここではR. C. Wea st編 "Handbook of Chemistry and Physics", 69th ed. (19 88年) (CRC Press社刊, 米国フロリダ州) に記載のデータを引用した。

【0007】ところで、シリコン・デバイスの製造工程 の中には、SiO、層とSi、N、層との間の高選択エ ッチングを要する工程が幾つかある。たとえば、SiO 、層上におけるSⅰ、N、層のエッチングは、たとえば LOCOS法において素子分離領域を規定するためのバ ターニング等で行われる。上記エッチングは、バーズ・ ビーク長を最小限に止めるためにバッド酸化膜(SiO 、層)が薄膜化されている現状では、下地のSiO、層 に対して特に高い選択性を要するプロセスである。

【0008】また、近年ではデバイスの微細化、複雑化 にともなってSi, N、層がエッチング・ダメージを防 止するためのエッチング停止層として色々な場所に形成 されるケースが増えており、SixN、層上でSiOx 層を高選択エッチングする必要も生じている。たとえ は、オーバーエッチング時の基板ダメージを低減させる ために基板の表面に薄いSi.N.層が介在されていた り、いわゆるONO(SiO、層/Si、N、層/Si O. 層) 構造を有するゲート絶縁膜が形成されていた り、さらにあるいはゲート電極の表面にSi, N、層が 積層されている場合には、この上で行われるSiO。層 のエッチングはSi, N、層の表面で確実に停止しなけ ればならない。

【0009】ところで、積層される異なる材料層の間で 選択性の高いエッチングを行うためには、一般に両材料 層の原子間結合エネルギーの値にある程度の差があると とが望ましい。しかし、SiO、層とSi、N、層の場 合、Si-O結合とSi-N結合は原子間結合エネルギ ーの値が比較的近いため、これら両者間の高選択エッチ

【0010】従来よりこの選択エッチングを可能とする ための技術の開発が各所で進められている。

【0011】CCで、SiO、層上でSi、N、層をエ ッチングする技術については、幾つか報告がある。たと えば、本発明者は先に特開昭61-142744号公報 において、C/F比(分子内のC原子数とF原子数の 比) が小さいCH、F、等のガスにCO、を30~70 %のモル比で混合したエッチング・ガスを用いる技術を 開示している。C/F比の小さいガスはF°の再結合に よってのみSi〇、層のエッチング種であるCF x ' (特に x = 3 )を生成し得るが、この系へ大量のC O'を供給してF'を捕捉してCOFの形で除去する と、CFx \* の生成量が減少してSiOx層のエッチン グ速度が低下する。一方、Six Nx はF\*を主エッチ ング種としてエッチングできるので、CO」の大量添加 によってCF。\* が減少してもエッチング速度はほとん ど変化しない。このようにして、両層の間の選択性が得 られるわけである。

[0012]また、Proceeding of Sy mposium on Dry Process,第8 20 8巻7号, 86~94ページ(1987年)には、ケミ カル・ドライエッチング装置にNF、とCI、とを供給 し、マイクロ波放電により気相中に生成するFC1を利 用してSiO、上のSi、N、層をエッチングする技術 が報告されている。Si-O結合はイオン結合性を55 %含むのに対し、Si-N結合は30%であり、共有結 合性の割合が高くなっている。つまり、Si,N、層中 の化学結合の性質は、単結晶シリコン中の化学結合(共 有結合)のそれに近く、FClから解離生成したF\*, C1° 等のラジカルによりエッチングされる。一方、S 30 iO、層はこれらのラジカルによってもほとんどエッチ ングされないので、高選択エッチングが可能となるわけ である。

# [0013]

【発明が解決しようとする課題】上述のように、SiO 、層の上でSi.N、層を選択エッチングする技術につ いては、幾つかの報告がなされている。これは、両層の エッチング速度を考えるとある意味では当然である。そ れは、ラジカル反応を主体とする機構によりSi、N、 をエッチングする過程では、途中でSiOx層が露出す 40 れば必然的にエッチング速度は低下するからである。

【0014】しかし、従来の技術にも問題はある。たと えば上述のFC1を利用するプロセスでは、ラジカル反 応を利用しているために異方性加工が本質的に困難であ る。

【0015】一方、Si, N, 層の上でSiO, 層を選 択エッチングする技術については、この逆のケースに比 べて選択性を確保することが難しいため、報告例も少な い。これは、イオン・アシスト反応を主体とする機構に よりSiO、層をエッチングしていても、その反応系中 50 イクロ波を供給してマイクロ波放電を起こすことにより

には必ずラジカルが生成しており、Si, N、が露出し た時点でこのラジカルにより下地のエッチング速度が上 昇してしまうからである。

【0016】最近になって、新しいプラズマ源の採用に よりラジカルの生成量を低下させた高密度プラズマを用 いてこれを実現する技術が提案されている。たとえば、 Proceedings of the 43rd S ymposium on Semiconductor s and Integrated Circuits 10 Technology, p. 54 (1992) には、 C, H, ガスの誘導結合プラズマ (ICP=Induc tion Coupled Plasma)を用い、L PCVD法により成膜されたSi, N。層の上でTEO S-CVD法により形成されたSiO、層をC、F 。(ヘキサフルオロエタン)を用いてエッチングし、ゲ 一ト電極に一部重なる接続孔を開口するプロセス例が紹 介されている。高密度プラズマ中ではガスの解離が高度 に進行するので、C、F、はほぼイオン式量の小さいC F・に分解され、これがエッチングに寄与しているもの と考えられている。また、このとき堆積するC/F比の 低いフルオロカーボン系ポリマーの中のC原子は、Si 、N、中のN原子よりもSiO、中のO原子と結合しや すいので、SiO、層の表面では除去されるが、Si、 N、上では堆積する。これが、選択性の達成メカニズム であると考えられている。

【0017】この技術はかなり有望であるが、安定した 選択性を得にくいという欠点がある。たとえば、上述の プロセスにおける選択比は、平坦部において無限大、コ ーナー部では20以上と報告されている。かかる選択性 の面内パラつきは、C、F。の解離が高度に進んだ結果 生成するF°の寄与によるものと考えられる。そこで本 発明は、Si, N, 層に対して安定に高選択比を確保す ることが可能なSiO、層のドライエッチング方法を提 供することを目的とする。

#### [0018]

【課題を解決するための手段】本発明のドライエッチン グ方法は、上述の目的に鑑みて提案されるものであり、 イオン密度が1011イオン/cm1以上のプラズマを生 成可能なエッチング装置内で、一般式C、F、(ただ し、x、yは自然数であり、y≤x+2の関係を満た す。)で表されるフルオロカーボン系化合物を主体とす るエッチング・ガスのプラズマを生成させ、Si.N. 系材料層の上に形成されたSiOx系材料層を選択的に エッチングするものである。

【0019】ととで、髙密度プラズマとは、従来型のプ ラズマに比べて電子とガス原子の衝突回数を増やすため の何らかの工夫がなされているプラズマのことである。 従来型のブラズマとは、たとえば平行平板電極間にRF パワーを印加してグロー放電を起こしたり、導波管へマ

励起されるものである。これに対し、高密度プラズマ は、たとえばマイクロ波電界と磁界の相互作用にもとづ く電子サイクロトロン共鳴、あるいはホイッスラー・モ ードと呼ばれる磁界中のマイクロ波伝搬モード等を利用 することにより、ガスの解離を高度に促進し、高いイオ ン密度を達成したものである。

【0020】かかる10"イオン/cm'以上のイオン 密度を有するプラズマの具体例としては、ECRプラズ マ、ヘリコン波プラズマ、ICP(Inductive lyCoupled Plasma), TCP (Tra 10 nsformer Coupled Plasma), ホロー・アノード型プラズマ、ヘリカル共振器プラズマ 等が知られている。

【0021】また、上記フルオロカーボン系化合物は、 その一般式から自明であるように、不飽和化合物であ る。この要件は、鎖状あるいは環状のいずれの炭素骨格 によっても満たすことができる。しかし、炭素数がある 程度多くなれば鎖状の場合には必然的に連続した多重結 合あるいは共役多重結合を持たざるを得ず、また環状の 場合には共役多重結合、縮合環、多環、スピロ環、環集 20 合等の構造をとることになる。

【0022】かかる要件を満たすフルオロカーボン系化 合物の一例としては、テトラフルオロエチレン(C,F ,), ヘキサフルオロブタジエン(C, F,), テトラ フルオロシクロプロペン (c-C, F, ), ヘキサフル オロシクロブテン (c → C , F , ) , ヘキサフルオロベ ンゼン(C。F。)、オクタフルオロシクロヘプタトリ エン(c-C, F,), オクタフルオロビシクロ[2. 2, 1] ヘプタジエン (C, F。) 等を挙げることがで きる.

【0023】本発明はまた、イオン密度が1011イオン /cm'以上のプラズマを生成可能なエッチング装置内 で、一般式CxF、(ただし、x,yは自然数であり、 y≤x+2の関係を満たす。)で表されるフルオロカー ボン系化合物を主体とするエッチング・ガスのプラズマ を生成させ、所定の形状にパターニングされたSj.N 、系材料層をマスクとしてSiO,系材料層のエッチン グを行うものである。

【0024】本発明はさらに、前記フルオロカーボン系 化合物としてヘキサフルオロベンゼンを用いるものであ 40

#### [0025]

【作用】フルオロカーボン系化合物を主体とするエッチ ング・ガスを用いてイオン密度 1 0 11 イオン/ c m³ 以 上の髙密度ブラズマを形成すると、低圧下でも従来のR Fプラズマ等と比べてフルオロカーボン系化合物の解離 が進み、大量のCF, \*(しかも、x=1が多い)が効 率良く生成する。との豊富なイオンにアシストされなが ら、シリコン化合物層は実用的な速度でエッチングされ る。

【0026】しかし、この大量のCF、\* に伴って大量 のF<sup>\*</sup>が生成すると、Si<sub>\*</sub>N<sub>\*</sub>層に対する選択性が低 下する原因となる。そこで本発明では、プラズマ中に過 剰のF<sup>\*</sup> が生成しないよう、C原子数に比べてF原子数 が少ない化合物、すなわち分子のC/F比が大きいフル オロカーボン系化合物をエッチング・ガスの主成分とし て用いる。本発明の場合、F原子数yはC原子数xに比 べて最大でも2個多いだけであるから、仮に単純化して 1分子からx個のCF・が生成したと考えると、F・の 生成量は最大でも2個ということになる。

【0027】本発明では、かかるフルオロカーボン系化 合物を用いてSi, N, 層上でSiO, 系材料層をエッ チングするので、Si.N.層の露出面が高密度のF\* に曝される虞れがない。したがって、下地のSi、N。 層に対して高い下地選択性が達成されるわけである。と の原理は、逆に所定の形状にパターニングされたSi、 N、層を、その下のSiO、層のエッチング・マスクと して用いた場合にも全く同じであり、高いマスク選択性 が達成される。

【0028】ところで、本発明では上記フルオロカーボ ン系化合物として特にヘキサフルオロベンゼン(C,F )を提案するが、これは安定性、入手の容易さ、C/ F比の値が1と大きいこと等を考慮したからである。従 来からC。F。をSiO。系材料層のエッチングに用い ようとする試みはあった。しかし、たとえば特公平1-60938号公報にも記載されているように、これ単独 ではCF, \* やCF, が大量に生成してポリマーを形 成してしまい、エッチング反応の進行が阻害されるた め、実用にはならなかった。上記公報では、炭素系ポリ マーの重合を阻害するために、CF。を1:1の割合で C.F.に混合したガスを用いて、この問題を解決して いる。

【0029】しかし、本発明によれば、C。F。は高密 度プラズマ中でCF・にまで解離されるので、炭素系ポ リマーを過剰に堆積させる虞れがない。しかも、仮に炭 素一炭素間の結合が全て開裂して1分子から6個のCF ・が生成したとすれば、F<sup>\*</sup>は理論上は1個も生成しな いことになり、Si、N、系材料層に対して高い選択性 が達成される。また、かかる高選択エッチングを単独ガ ス系で実現できる点も、安定性、制御性等の観点から本 発明のメリットと言える。

[0030]

【実施例】以下、本発明の具体的な実施例について説明

# [0031] 実施例1

本実施例は、有磁場マイクロ波プラズマ・エッチング装 置とC、F。ガスを用い、Si、N。下地膜を有するS i0、層間絶縁膜をエッチングしてコンタクト・ホール を開口した例である。 とのプロセスを、図1を参照しな 50 がら説明する。

【0032】まず、図1(a)に示されるように、予め 不純物拡散領域2の形成されたシリコン基板1上にたと えばLPCVD法により層厚10nmのSi,N。下地 膜3を形成し、続いて常圧CVD法により層厚1000 nmのSiO、層間絶縁膜4を形成した。さらに、上記 Si〇、層間絶縁膜4の上には、ノボラック系ポジ型フ ォトレジストTSMR-V3(東京応化工業社製:商品 名)を塗布し、i線リソグラフィおよびアルカリ現像に より直径0.35µmの開口部6を有するレジスト・マ スク5を形成した。

【0033】とのウェハを有磁場マイクロ波プラズマ・ エッチング装置のウェハ裁置電極上にセットし、一例と して下記の条件でSiO、層間絶縁膜4をエッチングし た。

C. F. 流量

20 SCCM

ガス圧

0.65 Pa

マイクロ波パワー

1500 W(2.45 GH

z )

RFバイアス・パワー 200 W (800 kH z )

ウェハ載置電極温度

20 °C

【0034】ここでは、大きなマイクロ波パワーを投入 してECR放電を行うことにより、C。F。の解離が進 行し、イオン密度が1011イオン/cm1のオーダーの 高密度プラズマが生成された。上記エッチング過程で は、この高密度プラズマ中に生成する大量のCF・によ りSiO、層間絶縁膜4のエッチングが高速に進行し た。また、下地のSi, N。下地膜3が露出した時点で も、プラズマ中に過剰なF<sup>®</sup>が生成していないために、 Si, N, 下地膜3に対して約30の高い選択性が達成 30 された。もちろん、レジスト・マスク5に対する選択性 も良好であった。

【0035】 このエッチングの結果、図1(b)に示さ れるような異方性形状を有するコンタクト・ホール7 が、その底面に露出するSi, N, 下地膜3を浸触する ことなく形成された。

【0036】なお、このエッチング過程では、図示され ない炭素系ポリマーの堆積が若干みられる。この炭素系 ポリマーは、SiO、層間絶縁膜4のエッチング領域で はとこからスパッタ・アウトされる〇原子の燃焼作用に 40 より除去されるが、レジスト・マスク5の表面保護、コ ンタクト・ホール7の側壁面の保護、Si,N.下地膜 3の露出面の保護等に寄与した。。

【0037】しかし、いずれにしても従来のように大量 の炭素系ポリマーを堆積させてエッチングの進行を妨げ ることはなった。

【0038】次に、ウェハをブラズマ・アッシング装置 に移設して通常の条件でO、プラズマ・アッシングを行 い、図1 (c) に示されるようにレジスト・マスク5を

た図示されない炭素系ポリマーも同時に除去された。 【0039】最後に、ウェハを熱リン酸水溶液に浸漬 し、図1(d)に示されるように、コンタクト・ホール 4 a の底部に露出したSi, N, 下地膜3を分解除去し た。以上のプロセスにより、不純物拡散領域2にダメー ジを発生させたり、またパーティクル汚染を惹起させる ことなく、良好な異方性形状を有するコンタクト・ホー ル7を形成することができた。

【0040】実施例2

10 本実施例は、SRAMの負荷用TFTのゲート電極と記 憶ノードの接続を形成するためのセルフアライン・コン タクト加工において、SiO、層間絶縁膜のエッチング をICPエッチング装置とC。F。ガスを用いて行った 例である。とのプロセスを、図2を参照しながら説明す

【0041】本実施例でエッチング・サンブルとして用 いたウェハの構成を、図2(a)に示す。このウェハ は、シリコン基板11上に表面酸化によりゲート酸化膜 13が形成され、この上でドライバ・トランジスタの2 20 本のゲート電極16、およびこのゲート電極16を後工 程のエッチングから保護するためのSi、N、エッチン グ停止層17がパターニングされたものである。上記ゲ ート電極16は、下層側から順にポリシリコン層14と タングステン・シリサイド (WSi,)層15とが積層 されたタングステン・ポリサイド膜からなるものであ る。ゲート電極16の両側壁面には、SiO。からなる サイドウォール18がエッチバック・プロセスにより形 成されており、前述のゲート電極16およびサイドウォ ール18をマスクとした2回のイオン注入により、LD D構造を有する不純物拡散領域12がシリコン基板11 内に形成されている。

【0042】このウェハの全面には、たとえばCVD法 によりSiO, 層間絶縁膜19が堆積され、さらにこの 上にレジスト・マスク20が所定のパターンに形成され ている。上記レジスト・マスク20は、両ゲート電極1 6上に一部かかり、これらの中間領域をカバーする開口 部21を有している。この開口部21の内部で、SiO , 層間絶縁膜19をエッチングして不純物拡散領域に至 るコンタクト・ホールを形成するわけである。

【0043】上記ウェハをICPエッチング装置にセッ トし、一例として下記の条件でSiO,層間絶縁膜19 のエッチングを行った。

C. F. 流量

20 SCCM

ガス圧

0.65 Pa

RF電源パワー 2500 W (2 kHz)RFバイアス・パワー 50 W (1.8 MH

**z**)

ウェハ載置電極温度

この過程では、ICPエッチング装置内で生成されるイ 除去した。このとき、表面保護や側壁保護に寄与してい 50 オン密度10゚゚イオン/cm゚ のオーダーの高密度ブラ

ズマにより、CF'を主エッチング種としたSiO。層 間絶縁膜19のエッチングが進行した。この結果、図2 (b) に示されるように、SiO、層間絶縁膜19およ びゲートSi〇、膜13の一部が除去されてコンタクト ・ホール22が完成し、先に形成されていたサイドウォ ール18の上にはさらに別のサイドウォール19aが形 成された。

【0044】ところで、このエッチングの途中ではSi 』N、エッチング停止層17が露出するが、このとき実 施例1でも上述したようにC。F。の解離が高度に進ん 10 でプラズマ中のF。生成量が少なくなっているため、S i, N、エッチング停止層17に対する選択比が十分に 大きく維持された。したがって、かかる高段差上のSi 〇、層間絶縁膜19のエッチングも、ゲート電極16に ダメージを及ぼすことなく行うことができた。

#### 【0045】比較例

ここでは、実施例2に対する比較例として、ICPエッ チング装置とC. F.ガスを用いて同様のSRAMのセ ルフアライン・コンタクトを形成した例について説明す る。まず、図2(a)に示したものと同じウェハをIC 20 Pエッチング装置にセットし、一例として下記の条件で SiO』層間絶縁膜19をエッチングした。

[0046]

C<sub>2</sub> F<sub>6</sub> 流量

20 SCCM

ガス圧

0.65 Pa

RF電源パワー

2500 W (2 kHz)

RFバイアス・パワー **z**)

50 W (1.8 MH

ウェハ戟置電極温度 0 °C

【0047】 この過程では、C, F, の高効率解離によ 30 りCF'がもちろん生成するが、同時に大量のF'も生 成し、このF\*がエッチング途中で露出したSi, N。 エッチング停止層17に対する選択性を低下させた。と の結果、図3に示されるように、浸触されたSi、N。 エッチング停止層17bの下層側でゲート電極16b-部浸触され、サイドウォール18b, 19bの断面形状 もそれぞれ劣化した。

【0048】以上、本発明を2例の実施例にもとづいて 説明したが、本発明はこれらの実施例に何ら限定される ものではない。たとえば、上述の実施例では、高密度プ 40 ラズマとしてECRプラズマおよびICPを採り上げた が、ホローアノード型プラズマでは1011イオン/сm <sup>1</sup>、ヘリコン波プラズマやTCPでは10<sup>11</sup>~10<sup>11</sup>イ オン/ c m³ のオーダーのイオン密度が報告されてお り、これらのいずれを利用しても良い。

【0049】エッチング・ガスとして用いられるフルオ ロカーボン系化合物C、F、も、上述のC。F。に限ら れるものではなく、y≦x+2の条件を満たす限りにお いて合成が可能であり、安定に存在でき、しかも容易に 気体状態でエッチング・チャンバ内へ導入できる化合物 50 1, 11

であれば、いかなるものであっても構わない。

【0050】また、本発明が適用可能な他のプロセス例 としては、ONO(SiO, /Si, N, /SiO, ) 構造を有する3層型ゲート絶縁膜上におけるSiO,層 間絶縁膜のエッチバック等がある。これは、ゲート電極 の側壁面にサイドウォールを形成するためのプロセスで あるが、この場合、エッチバックをゲート絶縁膜中間の Si, N、 膜上で高選択比をもって停止させることがで きる。

10

【0051】この他、エッチング条件、使用するエッチ ング装置等が適宜変更可能であることは、言うまでもな いい

### [0052]

【発明の効果】以上の説明からも明らかなように、本発 明のドライエッチング方法によれば、従来は炭素系ポリ マーの生成量が多すぎてエッチングには使用できなかっ たC/F比の大きいフルオロカーボン系化合物を高密度 プラズマ中で高度に解離させ、エッチング・ガスの主成 分として用いることができるようになる。しかも、かか るフルオロカーボン系化合物は、放電解離条件下でもF \* を過剰に生成しないため、SiO,系材料層とSi, N、系材料層との間の選択エッチングを高選択比をもっ て実現することが可能となる。

【0053】したがって、本発明は微細なデザイン・ル ールにもとづいて設計され、高集積度および高性能を有 する半導体装置の製造に好適であり、その産業上の価値 は極めて大きい。

#### 【図面の簡単な説明】

【図1】本発明をコンタクト・ホール加工に適用したプ ロセス例をその工程順にしたがって示す模式的断面図で あり、(a)はSiO、層間絶縁膜上にレジスト・マス クが形成された状態、(b)はSiO,層間絶縁膜のエ ッチングがSi、N、下地膜上で停止した状態、(c) はレジスト・マスクがアッシングにより除去された状 態、(d)はコンタクト・ホール内のSi, N. 下地膜 が選択的に除去された状態をそれぞれ表す。

【図2】本発明をSRAMのセルフアライン・コンタク ト加工に適用したプロセス例をその工程順にしたがって 示す模式的断面図であり、(a)は表面にSi, N, エ ッチング停止層を有する2本のゲート電極を被覆してS iO、層間絶縁膜が形成され、さらにレジスト・マスク が形成された状態、(b)はサイドウォールが形成され ながらコンタクト・ホールが形成された状態をそれぞれ

【図3】SRAMのセルフアライン・コンタクトの比較 例において、Si, N, エッチング停止層に対する選択 性が低下し、ゲート電極とサイドウォールの断面形状が 劣化した状態を示す模式的断面図である。

## 【符号の説明】

・・・シリコン基板

(7)

16

\* 7, 22 ・・・コンタクト・ホール 13 ・・・ゲート酸化膜

> ・・・ゲート電極 17 ・・・Si,N。エッチング停止層

18, 19 ・・・サイドウォール

【図1】

・・・不純物拡散領域

···Si, N。下地膜

・・・レジスト・マスク

・・・開口部

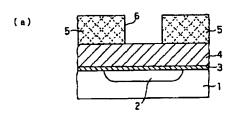
・・・SiO、層間絶縁膜

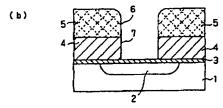
2.12

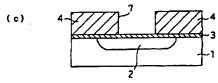
4, 19

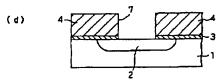
5.20

6, 21

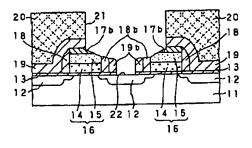








[図3]



【図2】

